



## LỊCH THI GIAI ĐOẠN 1 HỌC KỲ CUỐI KHÓA NĂM HỌC 2017 - 2018\_ ĐẠI HỌC VÀ CAO ĐẲNG CÁC KHÓA KHOA ĐIỆN - ĐIỆN TỬ

### ĐIỀU KIỆN ĐƯỢC DỰ THI CỦA SINH VIÊN :

- Sinh viên phải đóng học phí đúng theo quy định của nhà trường.
- Sinh viên không có tên trong danh sách cấm thi.
- Sinh viên phải có mặt tại phòng thi trước giờ thi 15 phút để hoàn tất thủ tục dự thi cuối học kỳ.
- Khi vào phòng thi, sinh viên phải xuất trình thẻ sinh viên hoặc giấy tờ tùy thân có dán ảnh.
- Khi vào phòng thi, sinh viên không được sử dụng điện thoại di động và các thiết bị truyền tin.

STT	MAMH	TÊN MÔN HỌC	TÊN LỚP	SLSV	THỨ	NGÀY	GIỜ THI	PHÒNG THI	HỌC KỲ
4	2DDVTCN004	Công nghệ Chip	C15_VT01	4	Tứ	21/03/2018	13 giờ 30	C706	GD1_HK6
9	1DDCHTC309	MHTC 3 : Chuyên đề mạng viễn thông Việt Nam	D14_VT01	33	Năm	22/03/2018	13 giờ 30	C701	GD1_HK8
10	1DDCHTC309	MHTC 3 : Chuyên đề mạng viễn thông Việt Nam	D13_VT01	1	Năm	22/03/2018	13 giờ 30	C701	GD1_HK8_HL
14	2DDVTCN003	Kỹ thuật chuyển mạch	C15_VT01	4	Năm	22/03/2018	13 giờ 30	C708	GD1_HK6
17	2DDDICN004	Lập trình PLC	C15_DDT01	3	Năm	22/03/2018	13 giờ 30	C704	GD1_HK6
44	1DDCHTC311	MHTC 3 : Kỹ thuật chiếu sáng	D14_DDT01	41	Sáu	23/03/2018	13 giờ 30	C708	GD1_HK8
45	1DDCHTC311	MHTC 3 : Kỹ thuật chiếu sáng	D13_DDT01	1	Sáu	23/03/2018	13 giờ 30	C708	GD1_HK8_HL
104	2DDCHTC203	MHTC 2 : Autocad - Thiết kế và vẽ mạch ĐĐT	C15_DDT01	3	Khoa/ Giảng viên tổ chức thi				GD1_HK6
105	2DDCHTC205	MHTC 2 : Chuyên đề mạng Cisco	C15_VT01	4	Khoa/ Giảng viên tổ chức thi				GD1_HK6
118	2DDDICN006	Thí nghiệm Lập trình PLC	C15_DDT01	3	Khoa/ Giảng viên tổ chức thi				GD1_HK6
119	2DDVTCN005	Thí nghiệm Kỹ thuật chuyển mạch	C15_VT01	4	Khoa/ Giảng viên tổ chức thi				GD1_HK6
120	2DDVTCN006	Thí nghiệm Công nghệ Chip	C15_VT01	4	Khoa/ Giảng viên tổ chức thi				GD1_HK6